

Mai 2010, PM 14/2010

## Presse-Kontakt

PRismaPR  
Gabriele Amelunxen  
Email: [info@prismapr.com](mailto:info@prismapr.com)  
Tel.: +49 8106 24 72 33

PRismaPR UK  
Monika Cunnington  
Email: [monika@prismapr.com](mailto:monika@prismapr.com)  
Tel.: +44 1462 64 07 79

[www.prismapr.com](http://www.prismapr.com)

## Leser-Kontakt

Alan Smith  
Altium Limited  
3 Minna Close  
Belrose NSW 2085  
Australia  
[www.altium.com](http://www.altium.com)  
Tel.: +61 2 8622 8100  
Fax: +61 2 8622 8140  
Email: [alan.smith@altium.com](mailto:alan.smith@altium.com)

Lori Nguyen  
Director of Marketing  
Aldec, Inc.  
Tel.: +1 702 990 4400 x 254  
E-mail: [lorin@aldec.com](mailto:lorin@aldec.com)

## Altium ergänzt Altium Designer durch FPGA-Simulationstechnologie von Aldec

**SYDNEY, Australien – 26 Mai 2010** – Altium Designer wird künftig die FPGA-Simulationstechnologie von Aldec enthalten, dazu haben Altium und Aldec ein OEM-Abkommen unterzeichnet.

Der Vertrag erschließt Elektronikdesignern, die mit FPGAs arbeiten, eine zusätzliche Dimension und bewirkt eine reibungslose, fest in Altium Designer integrierte Anbindung an die branchenerprobte VHDL- und Verilog-Simulation von Aldec. Elektronikdesigner können die bewährte Simulationstechnologie von Aldec damit als Bestandteil der durchgängigen Elektronikdesign-Architektur von Altium nutzen.

Dazu Nick Martin, CEO von Altium: „Eine einfache VHDL-Simulation für FPGA-basierte Designs gehört schon seit einigen Jahren zum Funktionsumfang von Altium Designer, doch war dies für uns nie ein besonderer Schwerpunkt. Dank der Partnerschaft mit Aldec werden wir den Nutzern von Altium Designer nun aber eine hochwertige RTL-Simulationsfähigkeit mit VHDL und Verilog bieten können – und dies von einem Anbieter, der über eine hervorragende Technologie auf diesem Sektor verfügt.“

Dr. Stanley M. Hyde, CEO von Aldec: „Für Aldec ist es ein sehr spannender Schritt, ein solch zentrales Element der Simulations-Funktionalität im durchgängigen

Elektronikdesign-Konzept von Altium zu werden. Unser Abkommen wird uns den Weg zu neuen Chancen bei Designteams ebnen, die üblicherweise nicht in leistungsfähige VHDL- und Verilog-Simulation investiert hätten. Durch den breiten Anwenderstamm von Altium Designer und seine Unabhängigkeit von bestimmten FPGA-Anbietern erhalten mehr Designer die Möglichkeit, die Simulationstechnologie von Aldec im Rahmen der durchgängigen Architektur von Altium Designer zu nutzen.“

Auch die Anwender der FPGA-basierten NanoBoard-Entwicklungsplatinen von Altium werden jetzt Gelegenheit bekommen, ihre FPGA-basierten Design-Prototypen zur Erprobung des Designkonzepts zu nutzen, um anschließend die in Altium Designer integrierte VHDL- oder Verilog-Simulationstechnologie zum Testen ihrer Designs zu verwenden. (Das NanoBoard NB2 und das NanoBoard NB3000 werden mit einer auf 12 Monate befristeten Altium Designer Soft Design Lizenz geliefert. Zu deren Lieferumfang wird ab der nächsten Release von Altium Designer auch der Aldec OEM Simulator gehören.)

Kylee Sealy, CEO des in den USA ansässigen Design-Dienstleisters Enginuitive Technologies dazu: „Für die Elektronik-Designer bei Enginuitive Technologies ist diese Nachricht überaus interessant. So sehr wir auch von der anbieterneutralen Plattform, die Altium anbietet, profitieren, mussten wir bisher doch stets auf Third-Party-Tools ausweichen, um die gesamten Verilog-Simulationen absolvieren zu können. Hier werden wir künftig Zeit sparen, indem wir unsere gesamte Validierung mit Altium Designer und der integrierten RTL-Lösung von Aldec abwickeln können. Unsere Kunden wiederum werden es gerne hören, dass wir die damit erreichten Einsparungen direkt an sie weitergeben. Altium hat uns damit einmal mehr geholfen, den Elektronikdesign-Prozess zu vereinfachen!“

Der OEM-Simulator von Aldec wird ab dem kommenden Release von Altium Designer als standardmäßige VHDL- oder Verilog-basierte FPGA-Simulationstechnologie in Altium Designer eingebunden sein.

Informationen über [Altium Designer](#), die aktuellsten [neuen Features](#) sowie die neuen Features der zurückliegenden [12 Monate](#) finden Sie auf der [Website](#) von Altium. Mehr ins Detail gehende Informationen zu Altium Designer gibt es ferner in der [Altium Wiki](#). Ein ‚Sneak Preview‘ der für die nächste Release von Altium Designer geplanten neuen Designdaten-Management-Technologie finden Sie in einem [neuen On-Demand-Video](#).

## Über Aldec

Aldec Incorporated, ein Branchenführer im Bereich der Elektronikdesign-Verifikation, bietet ein patentiertes Technologiepaket bestehend aus RTL-Design, RTL-Simulatoren, hardwaregestützter Verifikation, Design Rule Checking, IP-Cores, Funktionsverifikation gemäß DO-254 sowie Wehrtechnik- und Aerospace-Lösungen. [www.aldec.com](http://www.aldec.com).

## Über Altium

Altium Limited (ASX: ALU) ist ein Anbieter von Elektronikdesign-Lösungen der nächsten Generation, die Barrieren für Innovationen beseitigen. Die Besonderheit der Altium-Lösungen besteht darin, dass sie die separaten Prozesse des Elektronikdesigns in einer Anwendung zusammenführen. Dieser ganzheitliche Ansatz gibt Elektronikdesignern die Möglichkeit, die Anforderungen des Endanwenders zu berücksichtigen, noch bevor irgendeine Designentscheidung gefällt wird. Anschließend können Designer neueste Bauelemente und Technologien nutzen, ihre Projekte über breit angelegte Design-‚Ökosysteme‘ hinweg managen und vernetzte, intelligente Designs hervorbringen – alles in einer einzigen, durchgängigen Umgebung. Sämtliche Details sowie Preise finden Sie auf [www.altium.com](http://www.altium.com) oder bei

### Altium Europe GmbH

Technologiepark Karlsruhe  
Albert-Nestler-Strasse 7  
D-76131 Karlsruhe  
Telefon: +49(0)721-8244-300  
Fax: +49(0)721-8244-320  
E-Mail: [info.de@altium.com](mailto:info.de@altium.com)

Altium, Altium Designer, LiveDesign und die entsprechenden Logos sind Warenzeichen bzw. eingetragene Warenzeichen von Altium Limited oder seinen Tochtergesellschaften. Sämtliche hier erwähnten eingetragenen bzw. nicht eingetragenen Warenzeichen sind Eigentum der jeweiligen Unternehmen und es werden keinerlei Rechte an diesen geltend gemacht.